

PATENT
0757-0280P

IN THE U.S. PATENT AND TRADEMARK OFFICE

Applicant: NISHIMORI, Yasushi et al. Conf.:
Appl. No.: NEW Group:
Filed: November 25, 2003 Examiner:
For: ULTRASONIC TRANSMITTER, ULTRASONIC
TRANSCEIVER AND SONAR APPARATUS

L E T T E R

Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

November 25, 2003

Sir:

Under the provisions of 35 U.S.C. § 119 and 37 C.F.R. § 1.55(a), the applicant(s) hereby claim(s) the right of priority based on the following application(s):

<u>Country</u>	<u>Application No.</u>	<u>Filed</u>
JAPAN	2002-343913	November 27, 2002

A certified copy of the above-noted application(s) is(are) attached hereto.

If necessary, the Commissioner is hereby authorized in this, concurrent, and future replies, to charge payment or credit any overpayment to Deposit Account No. 02-2448 for any additional fee required under 37 C.F.R. §§ 1.16 or 1.17; particularly, extension of time fees.

Respectfully submitted,

BIRCH, STEWART, KOLASCH & BIRCH, LLP

By 
Michael K. Mutter, #29,680

MKM/msh
0757-0280P

P.O. Box 747
Falls Church, VA 22040-0747
(703) 205-8000

Attachment(s)

Yasushi Nishimori et al
11/25/03-BSKB
0757-0280P
(73)205-8000
141

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2002年11月27日
Date of Application:

出願番号 特願2002-343913
Application Number:
[ST. 10/C]: [JP 2002-343913]

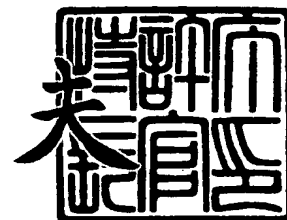
出願人 古野電気株式会社
Applicant(s):



2003年 9月11日

特許庁長官
Commissioner,
Japan Patent Office

今井 康



【書類名】 特許願

【整理番号】 20020374

【提出日】 平成14年11月27日

【あて先】 特許庁長官 殿

【国際特許分類】 G01S 17/00

【発明者】

【住所又は居所】 兵庫県西宮市芦原町 9 番 5 2 号
古野電気株式会社内

【氏名】 西森 靖

【発明者】

【住所又は居所】 兵庫県西宮市芦原町 9 番 5 2 号
古野電気株式会社内

【氏名】 半田 実

【発明者】

【住所又は居所】 兵庫県西宮市芦原町 9 番 5 2 号
古野電気株式会社内

【氏名】 小篠 史郎

【発明者】

【住所又は居所】 兵庫県西宮市芦原町 9 番 5 2 号
古野電気株式会社内

【氏名】 西田 優

【発明者】

【住所又は居所】 兵庫県西宮市芦原町 9 番 5 2 号
古野電気株式会社内

【氏名】 松元 寛宗

【特許出願人】

【識別番号】 000166247

【氏名又は名称】 古野電気株式会社

【代理人】

【識別番号】 100084548

【弁理士】

【氏名又は名称】 小森 久夫

【手数料の表示】

【予納台帳番号】 013550

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9001588

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 超音波送信装置、超音波送受信装置およびソナー装置

【特許請求の範囲】

【請求項 1】 複数の振動子を配列したトランスデューサと、該トランスデューサの複数の振動子を駆動パルス信号で駆動して超音波の送信ビームを形成する送信ビーム形成手段を備えた超音波送信装置において、

前記送信ビーム形成手段は、前記駆動パルス信号を構成する駆動信号をパルス幅変調により生成し、該駆動信号に基づいて前記駆動パルス信号の振幅制御およびエンベロープ制御を行う駆動パルス信号生成手段を含むことを特徴とする超音波送信装置。

【請求項 2】 前記駆動パルス信号生成手段は、所定周波数の矩形信号を生成するとともに、前記パルス幅変調されるべき基準信号の波形を制御する制御信号を生成する手段と、前記矩形信号と制御信号に基づいて前記基準信号をパルス幅変調して駆動信号を生成する手段とを備えた請求項 1 に記載の超音波送信装置。

【請求項 3】 前記制御信号は、 $[0, 1]$ の 2 値からなる信号である請求項 2 に記載の超音波送信装置。

【請求項 4】 前記送信ビーム形成手段は、前記駆動パルス信号生成手段に予め記憶されたウェイトデータに基づいて、各トランスデューサを駆動する駆動パルス信号毎に振幅を異ならせ、前記送信ビームの指向性を制御する請求項 1 ～ 3 のいずれかに記載の超音波送信装置。

【請求項 5】 前記送信ビーム形成手段は、前記駆動パルス信号生成手段に予め記憶された遅延データまたは位相データに基づいて、各トランスデューサを駆動する駆動パルス信号毎に遅延量または位相量を異ならせる請求項 1 ～ 4 のいずれかに記載の超音波送信装置。

【請求項 6】 前記遅延データが、粗遅延データと精密遅延データとからなり、前記送信ビーム形成手段は、前記粗遅延データに基づいて遅延制御を行った後に、前記精密遅延データに基づいて遅延制御を行う請求項 5 に記載の超音波送信装置。

【請求項 7】 前記駆動信号の周波数が前記駆動パルス信号毎に異なる請求項 1 ～ 6 のいずれかに記載の超音波送信装置。

【請求項 8】 請求項 1 ～ 7 のいずれかに記載の超音波送信装置と、トランスデューサの複数の振動子が超音波を受信することにより発生する信号を制御して、受信ビームを形成する受信ビーム形成手段とを備えた超音波送受信装置。

【請求項 9】 請求項 8 に記載の超音波送受信装置と、該超音波送受信装置の受信ビーム形成手段の制御により、前記送信ビーム内での探知すべき方位を順次走査して、各方位の受信信号から、前記送信ビームが形成する方向の探知画像データを求め、該探知画像データを表示する手段とを備えたソナー装置。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

この発明は、超音波を水中等に送信する超音波送信装置、この送信された超音波のエコーを受信する超音波送受信装置およびこれらを用いて、物標の探知を行うソナー装置に関するものである。

【 0 0 0 2 】

【従来の技術】

現在、一般に水中にある物標を探知するためにソナー装置（スキャニングソナー）が用いられている。スキャニングソナーは、周囲の全方位の物標を探知するため、略円筒形のトランスデューサを備えており、このトランスデューサに配列形成された振動子を駆動させることによって、全周に向けて超音波の送信ビームを形成する。また、トランスデューサの円周方向（方位方向）に並ぶ所定数の振動子を用いて、所定方位に受信ビームを形成し、用いる振動子列の組の選択を切り換えることによって、受信ビームの方位を順次回転させる。このことによって全方位に亘る探知を行う。

【 0 0 0 3 】

このようなスキャニングソナーの超音波送受信装置では、振動子を駆動する駆動パルス信号を生成する回路として、トランスを用いたプッシュプル型回路が用いられており、スイッチング方式またはリニア方式で駆動パルス信号を生成して

いる。スイッチング方式は、図 1 3 に示すような回路を用いて、図 1 4 に示すような駆動パルス信号を生成する。また、リニア方式は、図 1 5 に示すような回路を用いて駆動パルス信号を生成する。

【0 0 0 4】

図 1 3 は、スイッチング方式の駆動パルス信号生成回路の概要を示す等価回路図であり、1 は振動子、T r 1, T r 2 はトランジスタ、V B は該回路の駆動電圧である。

図 1 4 は、図 1 3 に示す駆動パルス信号生成回路における信号の状態を示す図である。

また、図 1 5 は、リニア方式の駆動パルス信号生成回路の概要を示す等価回路図であり、1 は振動子、2 は D / A 変換回路、3 は増幅回路、4 は反転増幅回路 T r 1, T r 2 はトランジスタ、V B は該回路の駆動電圧である。

【0 0 0 5】

スイッチング方式では、図 1 3, 1 4 に示すように、トランジスタ T r 1, T r 2 にそれぞれが逆位相の関係にある所定周波数の矩形波が入力されている。これらトランジスタを所定のタイミングで切り換えることで、振動子 1 の両端に図 1 0 の「O U T」における破線に示すような波形の駆動パルス信号を生成する（例えば、特願 2 0 0 1 - 4 0 1 7 9 8 号参照。）。

【0 0 0 6】

また、リニア方式では、図 1 5 に示すように、D / A 変換回路 2 で矩形波から変換されたアナログ信号をそれぞれ増幅回路 3 および反転増幅回路 4 に入力し増幅するとともに、反転増幅回路 4 では入力されたアナログ信号の位相を反転させる。このように、互いに逆位相の関係にある二つのアナログ信号をトランジスタ T r 1, T r 2 のそれぞれに入力し、これらトランジスタ T r 1, T r 2 を所定のタイミングで切り換えることで、振動子 1 の両端に任意波形の駆動パルス信号を生成する。

【0 0 0 7】

【発明が解決しようとする課題】

ところが、前述のようなスキャニングソナーの超音波送受信装置においては、

次に示す解決すべき課題が存在した。

【0008】

駆動パルス信号生成回路において、前述のスイッチング方式では、常に一定の矩形波で駆動パルス信号を構成するため、該駆動パルス信号も図14に示すように矩形波の形状となる。

【0009】

このような矩形エンベロープの駆動パルス信号で振動子を駆動すると、振動子から外部に送信される超音波は、予め設定しておいた所望の周波数（送信周波数）の他に、図16（a）に示すような高い振幅レベルの不要波成分を有することとなる。

【0010】

このように不要波成分が存在すると、自船から水中に所定周波数の超音波を送信する際に、このような不要波成分も水中に送信される。一方、図16（b）に示すように、自船付近で他船が同様に水中に自船が送受信する超音波の周波数 f_0 とは異なる比較的近い周波数 f_1 の超音波で送受信を行っている場合、自船の発する不要波成分が他船に受信される。このため、他船では、自船の不要波成分の影響を受けた信号を受信し、干渉縞や偽像が表示されてしまう。同様に、自船においても、他船が発生する不要波成分の影響を受け、干渉縞や偽像が表示されてしまう。

【0011】

また、駆動パルス信号を振動子に低損失に伝送する場合には、振動子と送信ビーム生成回路との整合を行わなければならない、この間に整合回路を挿入する必要がある。しかしながら、このような整合回路の周波数応答（伝達関数）には、中心周波数とは別の周波数に応答する成分（スプリアス）が存在することがあり、矩形エンベロープの駆動パルス信号を伝送すると、伝達関数の上記成分も駆動パルス信号に重畳してしまう。その結果、図17に示すような信号がレベル遷移する点付近にエンベロープ（包絡線）が突出する部分（リングング）ができてしまう。このようなリングングが生じると、単一の物標に対して複数のエコー反応が現れてしまい、実際には存在しない物標を探知してしまう。また、矩形波の駆

動パルス信号に引き続いて発生するリングングは、駆動パルス信号送信直後の受信信号に重畳してしまい、自船直近のエコー（例えば浅海のエコー等）を受信することができなくなってしまう。

【0012】

このような問題を解決するためには、矩形エンベロープの駆動パルス信号における立ち上がり部および立ち下がり部を緩やかな形状にしたエンベロープに整形しなければならない。しかしながら、単一矩形波のみを入力して駆動パルス信号を生成する従来のスイッチング方式では、上述のように緩やかに振幅が変化するようにエンベロープ制御することができないため、駆動パルス信号を任意の波形にすることができなかった。

【0013】

また、トランスデューサから送信する超音波の指向性を制御するためには、各振動子から送信されるそれぞれの超音波の空間的ウェイトを設定しなければならない。すなわち、配列された各振動子から送信される超音波の振幅を前記指向性を実現できるように設定しなければならない。ところが、従来の単一矩形波を用いた駆動パルス信号の生成方法では、電源電圧の振幅を変更しなければ、前記のような超音波の振幅を変更することができない。しかしながら、電源電圧の振幅を変更する可変電源電圧回路では、電源回路に設けられている大容量のコンデンサが必要に対する充電、放電に時間を要する。すなわち、トランスデューサに配設された複数の振動子を駆動する信号を高速で切り換えて生成することができない。

【0014】

一方、リニア方式では、駆動パルス信号の波形整形および振幅の変更を任意に行うことができるが、各振動子の駆動回路毎にD/A変換回路を設けなければならない、消費電力が大きくなるとともに小さくすることができない。また、部品点数が多い分、装置全体も大きくなってしまう。さらには、トランジスタTr1、Tr2を非飽和領域で使用するため、損失が大きくなり、高効率を得ることができない。

【0015】

この発明の目的は、振動子を駆動する駆動パルス信号を任意の波形にエンベロープ制御して不要波成分の発生を抑制するとともに、振幅変調を行って超音波の空間的ウェイトを任意に瞬時設定することができる低損失で小型の超音波送信装置、超音波送受信装置およびこれらを備えたソナー装置を提供することにある。

【 0 0 1 6 】

【課題を解決するための手段】

この発明に示す超音波送信装置の送信ビーム形成手段は、パルス幅変調により駆動信号を生成し、該駆動信号に基づいて駆動パルス信号の振幅制御およびエンベロープ制御を行う駆動パルス信号生成手段を備え、前記駆動パルス信号で振動子を駆動させることを特徴としている。

【 0 0 1 7 】

この構成では、駆動パルス信号を構成する各駆動信号をパルス幅変調（PDM：Pulse Duration Modulation）することで、駆動パルス信号の波形を図 1 8 に示すようにエンベロープ制御する。駆動パルス信号を図 1 8（a）に示すような波形にエンベロープ制御することで、図 1 8（b）に示すように、目的とする周波数成分が維持されたまま、不要波成分が抑制される。すなわち、互いに近接する周波数で探知を行っている 2 船間で送受信される超音波信号同士の干渉が防止される。

【 0 0 1 8 】

また、この発明に示す超音波送信装置の駆動パルス信号生成手段は、所定周波数の矩形信号を生成するとともに、パルス幅変調を制御する制御信号を生成する手段と、矩形信号と制御信号に基づいてパルス幅変調された基準信号を生成する手段とを備えたことを特徴としている。

【 0 0 1 9 】

この構成では、図 5 に示すように、常に一定の周期の矩形信号と、該矩形信号のレベル遷移のタイミングで基準信号のレベル遷移点を指定する制御信号とを用いてパルス幅変調することにより、基準信号が生成される。そして生成された基準信号を整合回路に通すことにより、目的とする駆動信号および該駆動信号からなる駆動パルス信号が得られる。

【0020】

また、この発明に示す超音波送信装置の駆動パルス信号生成手段は、制御信号を $[0, 1]$ の 2 値からなる信号で構成する。

【0021】

この構成では、 $[0, 1]$ の 2 値のみからなる単純で簡素な信号で基準信号が生成される。

【0022】

また、この発明に示す超音波送信装置の送信ビーム形成手段は、予め駆動パルス信号生成手段に記憶されたウェイトデータと、遅延データまたは位相データとに基づいて、トランスデューサの各振動子を駆動する駆動パルス信号毎に振幅と、遅延量または位相量とを異ならせ、前記送信ビームの指向性を制御することを特徴としている。

【0023】

この構成では、トランスデューサに配設された振動子毎に、異なる振幅と遅延量または位相量とになるように駆動パルス信号をパルス幅変調して制御することで、すなわち、振動子毎に空間的ウェイトと、遅延量または位相量とを設定することで、所定の指向性を有する送信ビームが形成される。

【0024】

また、この発明に示す超音波送信装置において、駆動信号の周波数が駆動パルス信号毎に異なることを特徴としている。

【0025】

この構成では、各振動子を駆動する駆動信号の周波数を、駆動パルス信号毎に異ならせることで、探知を行う方位に応じて異なる周波数の駆動信号からなる駆動パルス信号を送信することができ、略同時に複数の方位に異なる周波数からなる超音波の送信ビームが形成される。

【0026】

また、この発明に示す超音波送受信装置は、前記超音波送信装置と、該超音波送信装置により送信された送信ビームのエコーをトランスデューサの複数の振動子で受信して、該振動子が発生する信号を制御することで受信ビームを形成する

受信ビーム形成手段とを備えたことを特徴としている。

【0027】

この構成では、送信期間にトランスデューサの複数の振動子から超音波送信ビームを水中等に送信し、受信期間にこのトランスデューサの複数の振動子により送信ビームのエコーを受信して、該振動子が発生する信号を制御することで受信ビームを形成する。

【0028】

また、この発明に示すソナー装置は、前記超音波送受信装置と、該超音波送受信装置の受信ビーム形成手段の制御により、送信ビーム内での探知すべき方位を順次走査して、各方位の受信信号から、送信ビームが形成する方向の探知画像データを求め、探知画像データを表示する手段とを備えたことを特徴としている。

【0029】

【発明の実施の形態】

本発明の実施形態に係る超音波送受信装置を備えたスキャニングソナーについて、図を参照して説明する。

【0030】

図1は、スキャニングソナーの送受信チャンネルの構成を示すブロック図である。図1において、ドライバI/F11は、後述するプログラマブル送信ビーム形成制御部26から与えられるCLOCK信号と制御信号と駆動コードデータに基づいて、パルス幅変調されて駆動信号となる基準信号を生成するためのドライブ信号を生成する。このドライバI/F11はPLD(Programmable Logic Device)からなる。ドライバ回路12は、ドライバI/F11から出力された基準信号をパルス幅変調してアナログ信号である駆動信号に変換し、駆動パルス信号を生成する。TX増幅回路13は、その駆動信号(駆動パルス信号)を増幅し、送信側整合回路19a、送受切替回路14を介して振動子10を駆動する。送受切替回路14は、送信期間に、送信側整合回路19aを介して入力したTX増幅回路13の出力信号を振動子10へ導き、受信期間に振動子10が出力した信号を、受信側整合回路19bを介してプリアンプ15へ受信信号として導く。プリアンプ15は、この受信信号を増幅し、バンドパスフィルタ16は、受信信号の周波

数帯域以外のノイズ成分を除去する。A/Dコンバータ17は、その受信周波数帯域の信号を所定のサンプリング周期でサンプリングし、デジタルデータ列に変換する。

【0031】

上記の部分で送受信チャンネル100を構成する。この送受信チャンネルを、100a, 100b, ... 100nで示すように、振動子10の数だけ設けている。

【0032】

これら振動子10は、円筒形または球形等のトランスデューサ表面に配列して設置されている。

【0033】

図2は、図1に示した複数の送受信チャンネル100を用いて送信ビームおよび受信ビームを形成するとともに、所定探知範囲の探知画像を生成する制御部のブロック図である。図2におけるインターフェース20は、図1に示したインターフェース20のことである。

【0034】

(1) 送信系

図2において、26はプログラマブル送信ビーム形成制御部である。このプログラマブル送信ビーム形成制御部26は、駆動信号生成回路21、波形メモリ24およびTX-DSP25を含んでいる。駆動信号生成回路21には、タイミングジェネレータ22と係数テーブル23とを設けている。この駆動信号生成回路21は、FPGA (Field Programmable Gate Array) からなる。タイミングジェネレータ22は、駆動パルス信号の生成タイミングを与える信号を発生する。係数テーブル23は振動子各チャンネルに与える遅延量、ウェイト値（これらはTX-DSP25が計算して求める。）を予め書き込んだものである。波形メモリ24は、駆動パルス信号の基本となる、予め振幅等が設定された波形を一時記憶するメモリである。図3にメモリマップの例を示す。アドレス領域は8分割され、各駆動パルス信号の振幅値のみの異なる駆動コードが所定種類（図3の場合は8種類）記憶されている。TX-DSP25は、ドライバ信号の遷移状態を制御

する [0, 1] の 2 値からなる制御信号を生成し、これを波形メモリ 2 4 に書き込む。また、TX-DSP 2 5 は、送信毎に係数テーブル 2 3 の内容を計算し、更新する。

【0 0 3 5】

駆動信号生成回路 2 1 は、チャンネル毎に係数テーブル 2 3 からウェイト値を読み出し、そのウェイト値に対応する振幅値の駆動コードを波形メモリ 2 4 から読み出すための上位アドレッシングを行う。そして、この設定されたアドレスに基づき、振動子毎のウェイト付けが行われる。同時に、駆動信号生成回路 2 1 は、係数テーブル 2 3 から読み出した遅延データに基づいて、波形メモリ 2 4 の下位アドレスのオフセット制御を行う。これにより振動子毎の粗遅延が行われる。そして、駆動信号生成回路 2 1 は、波形メモリ 2 4 から読み込まれたウェイト制御、粗遅延制御のなされた駆動コードデータ（1 6 ビット：1 6 時刻分）に対し、1 ビット毎の精密遅延制御を行う。この精密遅延制御は、前記粗遅延制御と同様に、係数テーブル 2 3 に記憶された遅延データ（精密遅延データ）に基づいて行われる。このように一連の動作を行うことで、振動子毎にウェイト、遅延制御のなされた駆動コードデータを生成する。

【0 0 3 6】

なお、前述の説明では遅延制御を行った例を示したが、位相データに基づき位相制御を行い駆動コードデータを生成してもよい。

【0 0 3 7】

さらに、駆動信号生成回路 2 1 は、波形メモリ 2 4 から制御信号を読み出し、係数テーブル 2 3 を参照し、インターフェース 2 0 を介して、CLOCK 信号とともに送受信チャンネル 1 0 0 に与える。

【0 0 3 8】

なお、ウェイト制御に関しては、図 4 に示すようなハードウェアの構成によっても実現することができる。

図 4 はウェイト制御を行うブロックの主要部を示すブロック図である。

【0 0 3 9】

図 4 に示すように、ウェイト制御されていない駆動コードがパルス幅デコーダ

5 1に入力すると、パルス幅デコーダ 5 1は入力された駆動コードからカウンタを用いてパルス幅を計算し、駆動コードデータパルス幅計算ブロック 5 2に出力される。駆動コードデータパルス幅計算部 5 2は、入力されたパルス幅と、係数テーブル 2 3から読み出されたウェイトデータとに基づいて、駆動コードデータのパルス幅を計算し、駆動コードエンコーダ 5 3に出力される。駆動コードエンコーダ 5 3は、入力された駆動コードのパルス幅データに基づいて、カウンタを用いてウェイト付き駆動コードデータを生成する。

【0 0 4 0】

このような構成とすることで、波形メモリはウェイト値のない駆動コードを記憶しておけばよいので記憶するデータ量を低減することができる。さらに、このようなウェイト付けをハードウェアで行うことにより、ソフトで処理する量（DSPの演算量）を低減することができ、DSPの負荷を低減することができる。

【0 0 4 1】

2) 受信系

図 2 において、バッファメモリ 2 7は、インターフェース 2 0を介して各チャンネルからの受信データを一時記憶するメモリである。2 8はプログラマブル受信ビーム形成制御部であり、RX-DSP 2 9、係数テーブル 3 0、および受信ビーム形成演算部 3 1とから構成されている。RX-DSP 2 9は、各受信ビーム毎に各振動子による受信信号の位相とウェイトを計算し、係数テーブル 3 0へ書き込む。受信ビーム形成演算部 3 1は、各振動子の受信信号に対して係数テーブル 3 0に書き込まれた位相とウェイトの計算を行って合成することにより合成受信信号を得る。この合成受信信号をビーム毎の時系列データとして求め、これをバッファメモリ 3 2へ書き込む。この受信ビーム形成演算部 3 1はFPGAからなる。

【0 0 4 2】

3 3はプログラマブルフィルタであり、フィルタDSP 3 4、係数テーブル 3 5、およびフィルタ演算部 3 6から構成されている。フィルタ演算部 3 6はFPGAからなる。フィルタDSP 3 4は、ビーム毎に所定の帯域通過フィルタ特性を得るためのフィルタ係数を計算し、それを係数テーブル 3 5へ書き込む。フィ

ルタ演算部 36 は係数テーブル 35 の係数を基に F I R (Finite Impulse Response) フィルタとしての演算を行い、帯域処理済受信信号を求める。

【0043】

エンベロープ検出部 40 は、各受信ビームの帯域処理済受信信号のエンベロープを検出する。具体的には、時間波形の実数成分の二乗と虚数成分の二乗との和の平方根を求めることにより検出する。

【0044】

イメージ処理部 41 は、各受信ビームの各距離における受信信号強度をイメージ情報化してディスプレイ 42 に出力する。これにより、ディスプレイ 42 に所定探知範囲の探知画像を表示する。

【0045】

探知操作部 39 は、探知範囲の指示等を行う入力部である。ホスト CPU 37 は、インターフェース 38 を介して探知操作部 39 の指示内容を読み取り、上述した各部の制御を行う。

【0046】

(3) 駆動信号、駆動パルス信号の生成方法

図 5 は各信号間の関係を示すタイミングチャートである。

【0047】

上述のように、TX-DSP 25 は、所定周期 T の矩形信号である CLOCK 信号 (図 5 (a)) と、パルス幅変調されて駆動信号となる基準信号を生成するための制御信号 (図 5 (b)) とを生成する。制御信号は [0, 1] の 2 値の信号であり、CLOCK 信号に同期して発信することで、ドライブ信号のレベルを遷移するか保持するかを与える信号である。制御信号が「1」であればドライブ信号はレベルを遷移し、制御信号が「0」であればドライブ信号はレベルを保持する。

【0048】

また、TX-DSP 25 は、次に示す (1) 式に基づいて、ドライブ信号のレベルが H i 状態である時間的割合、すなわちオンデューティ比を決定する。

【0049】

【数 1】

$$D(t) = \frac{1}{\pi} \cos^{-1} \{1 - A(t)^2\} \quad -(1)$$

【0 0 5 0】

(1) 式において、 $D(t)$ はオンデューティ比、 $A(t)$ はエンベロープ波形の振幅である。

例えば、 $A(t) = 0$ のとき $D(t) = 0$ となり、 $A(t) = 1$ のとき $D(t) = 1/2$ となる。

【0 0 5 1】

ドライバ I/F 1 1 は、CLOCK 信号と制御信号とに基づいて、ドライブ信号 1 H (図 5 (c))、2 H (図 5 (d)) を生成する。ここで、ドライバ I/F 1 1 は次の二つの条件を満たすようにドライブ信号 1 H、2 H を生成している。

(1) 1 H と 2 H のパルス列は、時系列上必ず交互にパルス (レベルが H i の部分) が発生し、一方のパルスが連続することはない。

(2) 1 H のパルスと 2 H のパルスとは、時系列上、少なくとも 1 CLOCK 分の間隔を置く。

【0 0 5 2】

このようにドライバ I/F 1 1 で生成されたドライブ信号 1 H、2 H はドライバ回路 1 2 に入力されて、基準信号 (図 5 (e)) を生成する。

【0 0 5 3】

図 6 はドライバ回路 1 2 の構成を示す回路図であり、図 7 はその各部の波形図である。

図 6 において、 $Q_a \sim Q_d$ はそれぞれ MOS トランジスタ、 L_s はトランジスタ Q_a 、 Q_b のゲートに対して所定のレベルのゲート電圧を出力するレベルシフト回路、 I はトランジスタ Q_c 、 Q_d のゲートに対するゲート電圧を出力するインバータ回路 (NOT ゲート) である。また、 D_i は各トランジスタ $Q_a \sim Q_d$ のターンオフ時にドレインとソースとの間に生じるサージ電圧を吸収するためのダイオードである。

【0054】

入力端子 $IN1$, $IN2$ のそれぞれにドライブ信号 $1H$, $2H$ が入力すると、図 6 中の $A \sim D$ で示す各点の電圧信号は、図 7 に示すようになる。信号 $A \sim D$ がハイレベルの時、それをゲート電圧とするトランジスタ $Qa \sim Qd$ が導通し、信号 $A \sim D$ がローレベルの時、トランジスタ $Qa \sim Qd$ は遮断状態となる。従って、出力端子 $OUT1$, $OUT2$ からは、図 7 に示すような電圧信号が出力される。この 2 つの出力電圧 $OUT1$, $OUT2$ の差の電圧 ($OUT1 - OUT2$) が図 5 (e) に示した基準信号として得られる。

【0055】

入力端子 $IN1$, $IN2$ に入力するドライブ信号 $1H$, $2H$ のオンデューティ比を大きくすれば、トランジスタ Qa , Qb のオン期間が長くなり、基準信号の正電圧期間および負電圧期間、すなわち 0 ボルト以外の期間が長くなる。

【0056】

この正電圧期間および負電圧期間の長さに基づいて、パルス幅変調された基準信号を送信側整合回路に通すことにより、図 5 (f) に示すような形状にエンベロープ制御がされたアナログ信号の駆動信号からなる駆動パルス信号が生成される。

【0057】

このように生成された、図 5 (f) および図 18 (a) に示すように、立ち上がりおよび立ち下がり部をなだらかな曲線状態とした駆動パルス信号を用いて、振動子を駆動することで、図 18 (b) に示すように不要波成分を抑制することができる。これにより、図 8 に示すように、自船の送受信信号の周波数 f_0 と他船の送受信信号の周波数 f_1 とが近接している場合でも、一方の船からの送信信号の不要波成分が、他方の船の受信信号に与える影響を抑制できる。すなわち、一方の船からの送信信号の不要波成分を、他方の船が物標のエコーとして受信するという現象を防止することができる。これにより、互いにエコーの誤受信を防止することができ、正確な探知結果を得ることができる。

【0058】

また、振動子の前段に挿入される整合回路の周波数応答（伝達関数）のスプリ

アスの影響を抑制することができる。すなわち、図18(a)に示す駆動パルス信号は、図18(b)に示すように中心周波数以外の周波数成分が小さいので、上記スプリアスとの干渉を抑制することができる。

【0059】

これにより、リングングの発生が抑制され、物標に対する正確なエコーを得ることができ、船近傍の物標（浅海等）のエコーも正確に得ることができる。

【0060】

なお、駆動信号の振幅の大きさは、TX-DSP25から入力するウェイト情報に基づいて、駆動信号生成回路21で各振動子毎に固有の振幅となるように遅延量とともに制御される。このように、振動子毎に振幅を変えることで（ウェイト付けを行うことで）、トランスデューサに配設された振動子全体で形成される送信ビームの指向性を制御することができる。

【0061】

これにより、トランスデューサから発信される超音波送信信号に強い指向性を持たせることができ、同時にサイドローブの発生を抑制することができる。すなわち、単一の物標に対して、明確に一つのエコーを得ることができ、良好な探知結果を得ることができる。

【0062】

上述の説明では、トランスデューサから発信する超音波送信信号の周波数が1種類の場合を説明したが、複数の周波数を発信する場合にも、上述の方法は適用することができる。

【0063】

例えば、2種の周波数の超音波送信信号を発信する場合、一方の周波数の送信信号を水平モードのための送信信号とし、他方の周波数の送信信号を垂直モードのための送信信号とする。そして、水平モードの送信信号と垂直モードの送信信号とを、図9(a)に示すように駆動パルス信号毎に切り換えて送信することで、略同時に水平方向と垂直方向の探知を行うことができる。

【0064】

このような構成とした場合、図3に示したメモリマップを図10に示すように

することで、モード毎に周波数、チャンネル毎に遅延量を制御した駆動コードデータを生成することができる。

【0065】

また、上記二つの周波数の送信信号すなわち駆動信号を図9（b）に示すように合成して送信することもできる。このような波形を生成するには、単一の駆動パルス信号のエンベロープに複数の山および谷が発生し、この谷部はゼロクロスしない。この場合、上述のドライブ信号1H，2Hそれぞれのパルスの間隔を少なくとも2CLOCK分と置く条件で、制御信号を設定し、前述のドライバI/F11にパルスの立ち上がり1CLOCK分を削除する回路を付加する。このような構成とすることで、図11（a），（b）のそれぞれに示すようなドライブ信号1H，2Hを生成することができる。なお、図11（a），（b）に示す破線は上記削除を行う前の波形、実線は上記削除を行った後の波形である。

【0066】

そして、これらのドライブ信号に基づいて、図11（c），（d）のそれぞれに示すような基準波形および駆動波形を生成することができ、これを適用することで、上述のような2種の周波数の信号を合成した信号からなる駆動パルス信号についてもエンベロープ制御することができる。

【0067】

なお、本実施形態では、図5に示したように基準信号の一つのパルスの幅に応じて駆動信号の振幅を設定するようにパルス幅変調を行ったが、図12に示すようなパルス幅変調の方法を用いてもよい。

【0068】

図12は、CLOCK信号と、制御信号と、制御信号のデコード値と、キャリア信号と、ドライブ信号1H，2Hと、基準信号と、駆動信号とを示すタイミングチャートであり、（a），（b）とでは制御信号が異なり、これに応じて駆動信号の振幅が異なる。

【0069】

図12（a），（b）に示すように、所定周期のCLOCK信号と、所定値の制御信号とに基づいて、ドライブ信号1H，2Hが生成される。ここで、所定波

数の C L O C K 信号を一つの固定周期とするキャリア信号の 1 周期において、制御信号の [0 , 1] の比率を変化させることにより、ドライブ信号 1 H , 2 H の [1] 区間の幅を制御する。

【 0 0 7 0 】

このようにドライブ信号 1 H , 2 H を制御することで、基準信号における V b 区間の幅と、- V b 区間の幅を制御する。そして、図 9 に示すように、V b 区間の幅が広い部分が駆動信号の正の振幅が大きい部分に相当し、- V b 区間の幅が広い部分が駆動信号の負の振幅が大きい部分に相当し、さらに、V b、- V b 区間の幅がほぼ同じ部分が駆動信号の振幅「0」の部分に相当するようにパルス幅変調が行われる。

【 0 0 7 1 】

図 1 2 (a) は、キャリア信号の周期毎に制御信号の [0 , 1] の比率を大きく変化させた場合、図 1 2 (b) は、キャリア信号の周期毎に制御信号の [0 , 1] の比率をあまり変化させていない場合を示しており、このように制御信号を設定することで、駆動信号の振幅を制御（パルス幅変調）することができる。

【 0 0 7 2 】

【発明の効果】

この発明によれば、パルス幅変調により駆動信号を生成し、該駆動信号に基づいて駆動パルス信号のエンベロープ制御を行うことで、目的とする周波数成分（送信周波数）を維持したまま、不要波成分を抑制することができる。これにより、互いに近接する周波数で探知を行っている 2 船間で、それぞれの船で送受信される超音波信号同士が干渉することを防止することができる。また、パルス幅変調により駆動パルス信号の振幅を制御するとともに遅延量または位相量を制御することで、トランスデューサから送信される超音波信号の空間的ウェイトと遅延量または位相量とを任意に設定することができる。これにより、サイドローブの発生が抑制され、不要波成分の抑制された良好な超音波送信信号を生成することができる。また、図 1 7 に示すように、立ち上がり立ち下がりが緩やかな曲線形状の駆動パルス波形にエンベロープ制御することにより、伝送時の不要波成分の重畳が抑制され、各振動子に駆動パルス信号を低損失に伝送することができる。

また、振動子毎に D/A 変換回路を用いることなく駆動パルス波形を任意の波形にすることができるので、装置本体を小型化することができる。

【0 0 7 3】

また、この発明によれば、常に一定周期の矩形信号と、該矩形信号のレベル遷移のタイミングで基準信号のレベル遷移点を指定する制御信号とを用いて基準信号を生成し、この基準信号により所望の波形の駆動信号をパルス幅変調で得ることができる。また、前記制御信号を [0, 1] の 2 値からなる信号で構成することにより、単純で容易な信号で任意の基準信号が生成できる。これにより、任意の波形の駆動パルス信号を生成できる。

【0 0 7 4】

また、この発明によれば、各振動子を駆動する駆動パルス信号を構成する駆動信号の周波数を異ならせることで、略同時に複数の方位に不要波成分を生じない超音波の送信ビームを形成することができる。

【0 0 7 5】

また、この発明によれば、超音波送信装置に受信ビーム形成手段を備えた超音波送受信装置と、該超音波送受信装置の送信制御手段および受信制御手段とを備え、各手段の制御により、探知すべき方位を順次走査して、各方位の受信信号から探知範囲の探知画像データを求め、表示することにより、略同時刻に複数の探知方向の探知画像を正確に把握できる。

【図面の簡単な説明】

【図 1】 本発明に係るスキャニングソナーの送受信チャンネルの構成を示すブロック図

【図 2】 図 1 に示した複数の送受信チャンネルの制御を行う制御部のブロック図

【図 3】 図 1, 2 に示す各部分で生成、伝送される信号間の関係を示すタイミングチャート

【図 4】 波形メモリのメモリマップの一例を示す概念図

【図 5】 駆動信号生成回路のウェイト制御部を示すブロック図

【図 6】 ドライバ回路 1 2 の構成を示す回路図

【図 7】ドライバ回路 12 における各部の波形図

【図 8】二つの船で送受信される超音波信号の周波数成分を示した図

【図 9】駆動パルス信号の波形を示した図

【図 10】波形メモリのメモリマップの他の一例を示す概念図

【図 11】二つの周波数の信号を合成する場合の基準信号および駆動信号の波形を示した図

【図 12】図 1, 2 に示す各部分で生成、伝送される信号間の関係を示すタイミングチャート

【図 13】スイッチング方式の駆動パルス信号生成回路の概要を示す等価回路図

【図 14】図 9 に示す駆動パルス信号生成回路における信号の状態を示す図

【図 15】リニア方式の駆動パルス信号生成回路の概要を示す等価回路図

【図 16】矩形の駆動パルス信号の周波数スペクトル図

【図 17】矩形の駆動パルス信号を入力した場合の超音波送信信号の波形を示す図

【図 18】本発明に示すエンベロープ制御を行った駆動パルス波形とその周波数スペクトル図

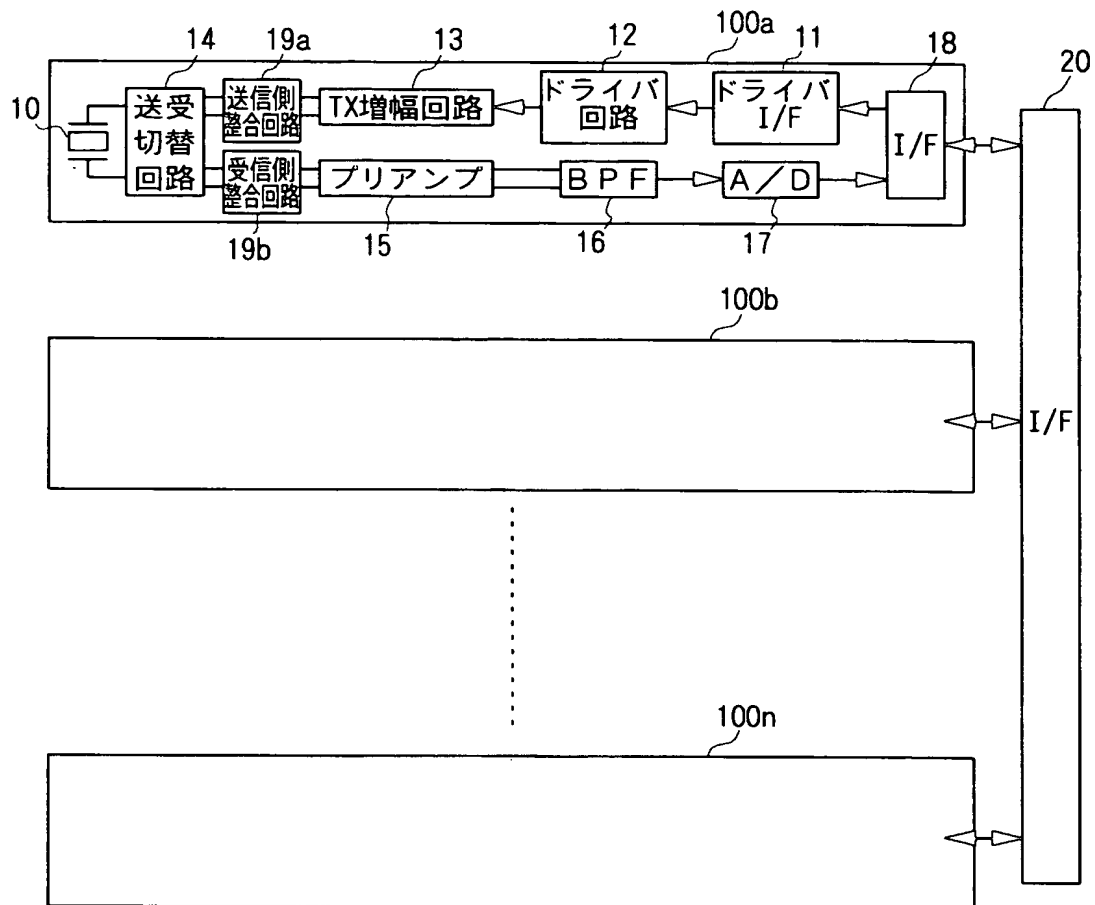
【符号の説明】

- 1, 10 - 振動子
- 2 - D/A 変換回路
- 3 - 増幅回路
- 4 - 反転増幅回路
- 11 - PLD
- 12 - ドライバ回路
- 13 - TX 増幅回路
- 14 - 送受切替回路
- 18, 20 - I/F
- 19 - 整合回路
- 21 - FPGA

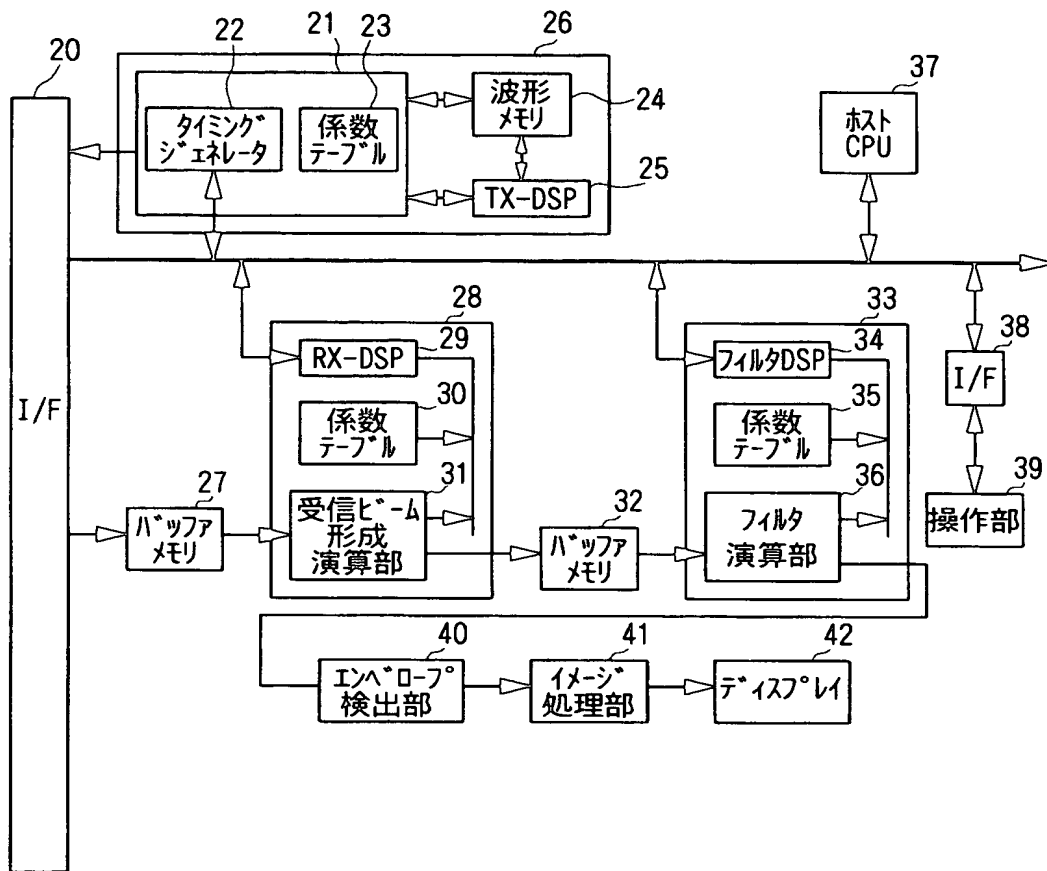
2 2 - タイミングジェネレータ
2 3 - 係数テーブル
2 4 - 波形メモリ
2 5 - T X - D S P
2 6 - プログラマブル送信ビーム形成制御部
5 1 - パルス幅デコーダ
5 2 - 駆動コードデータパルス幅計算部
5 3 - 駆動コードデータエンコーダ
1 0 0 送受信チャンネル

【書類名】 図面

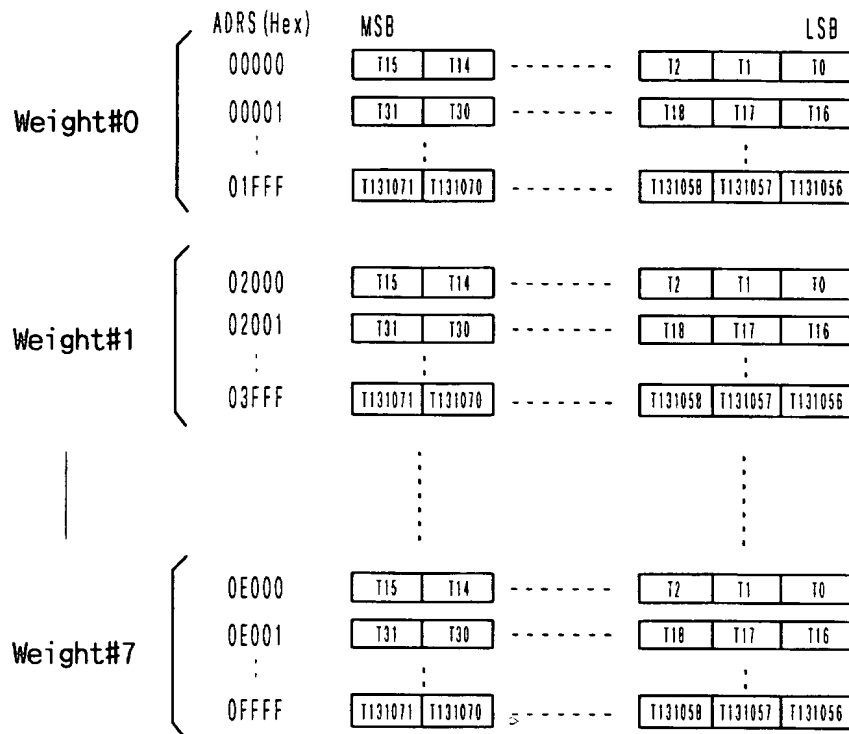
【図 1】



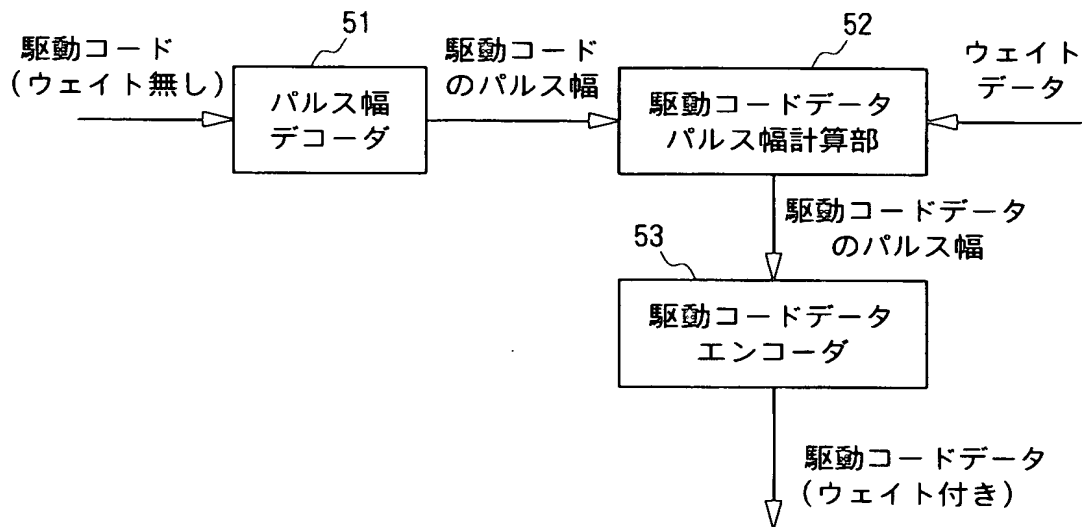
【図 2】



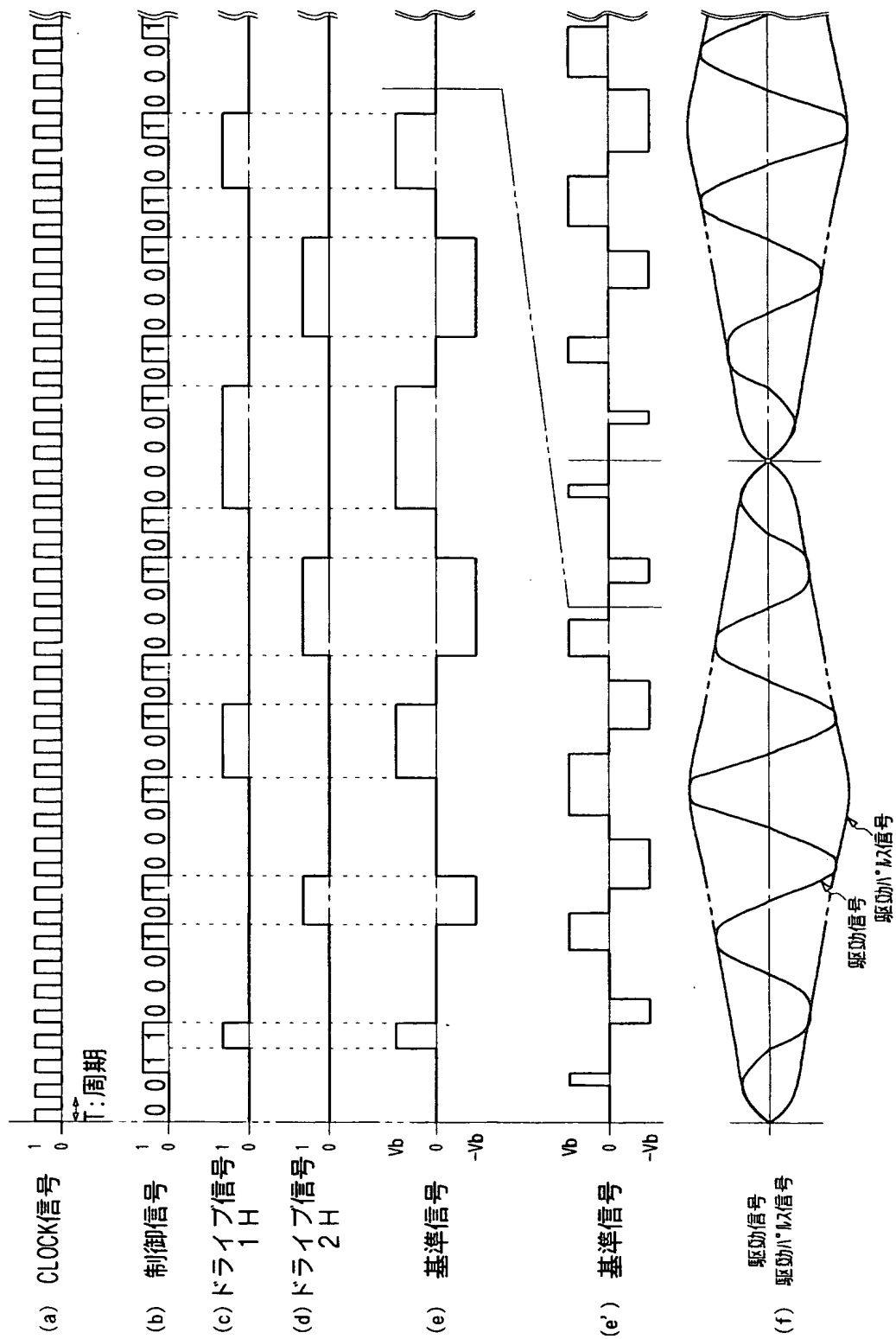
【図 3】



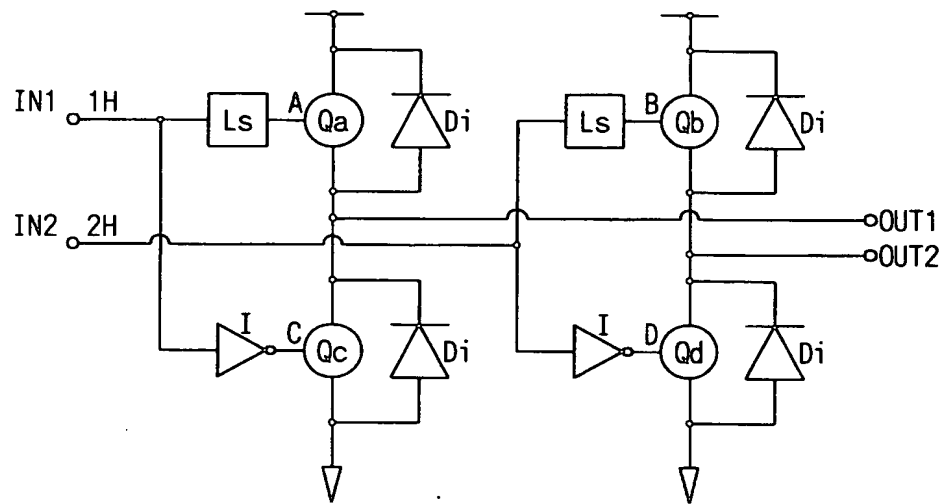
【図 4】



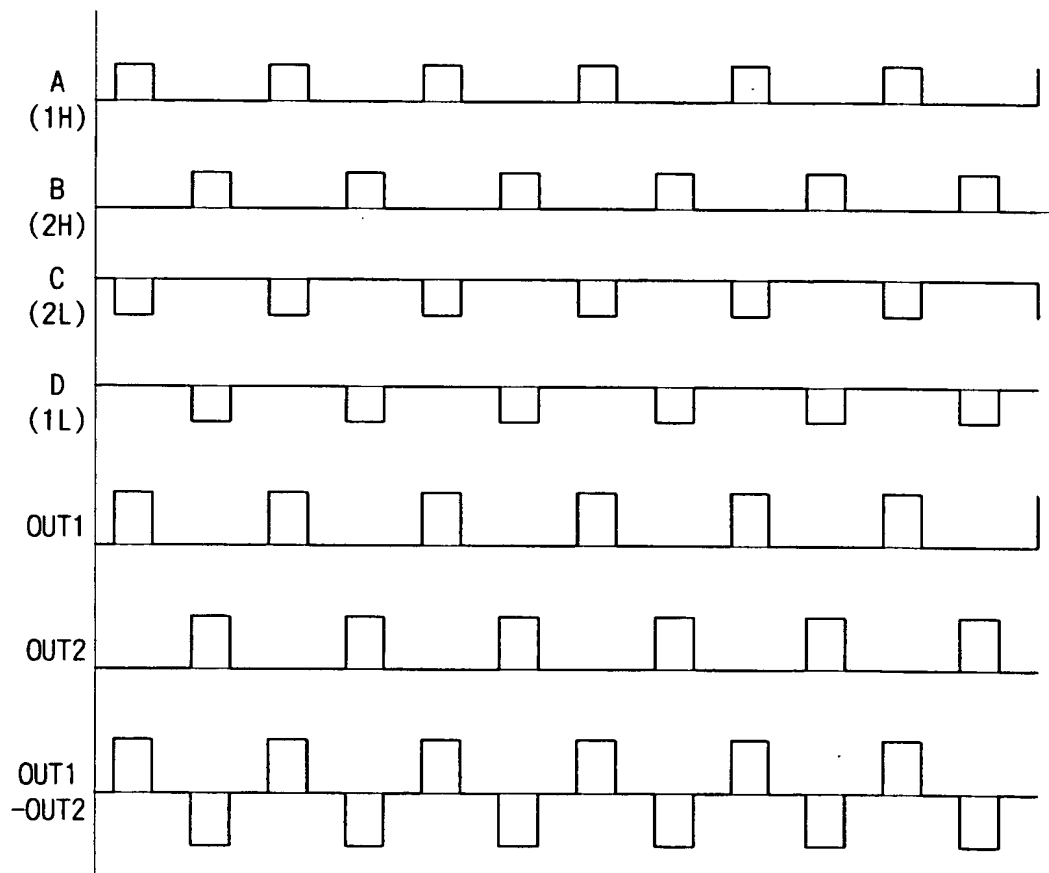
【図 5】



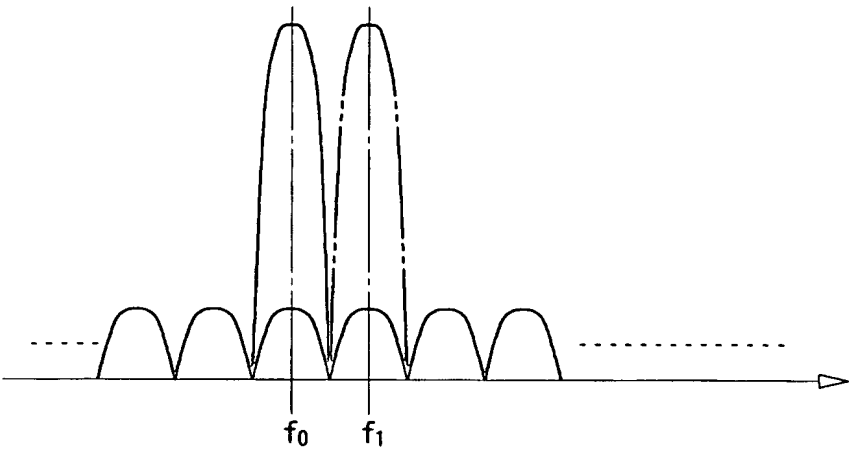
【図 6】



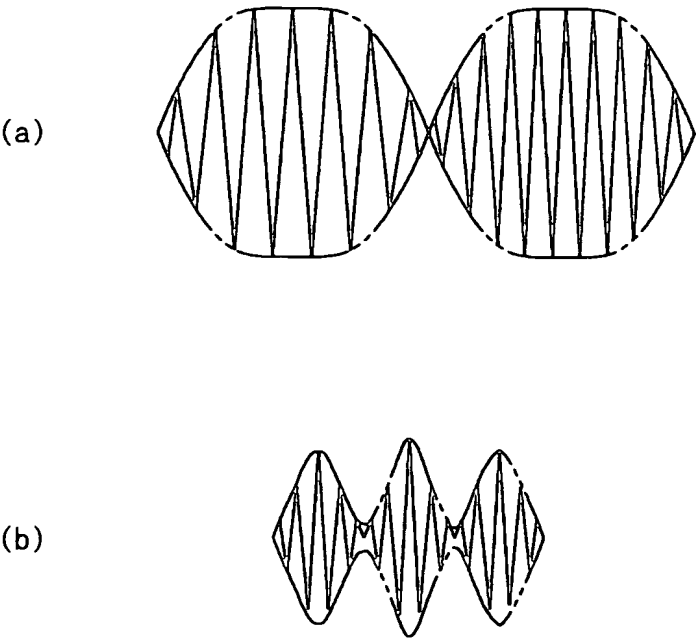
【図 7】



【図 8】



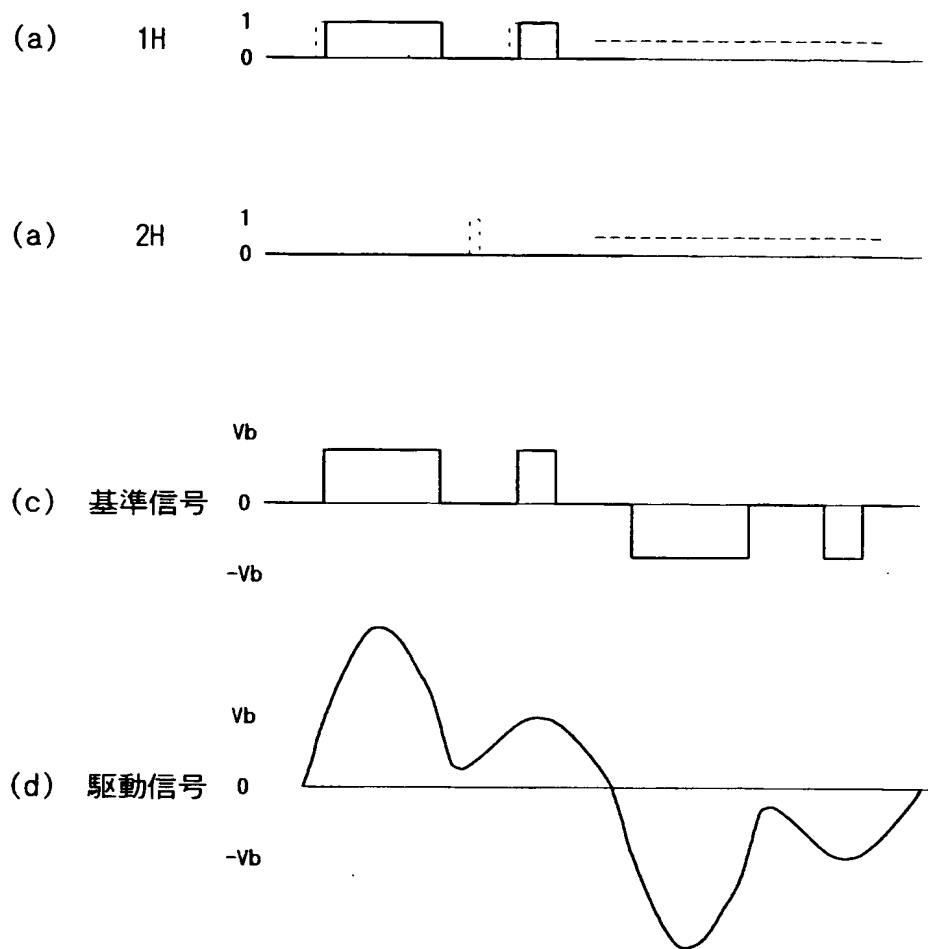
【図 9】



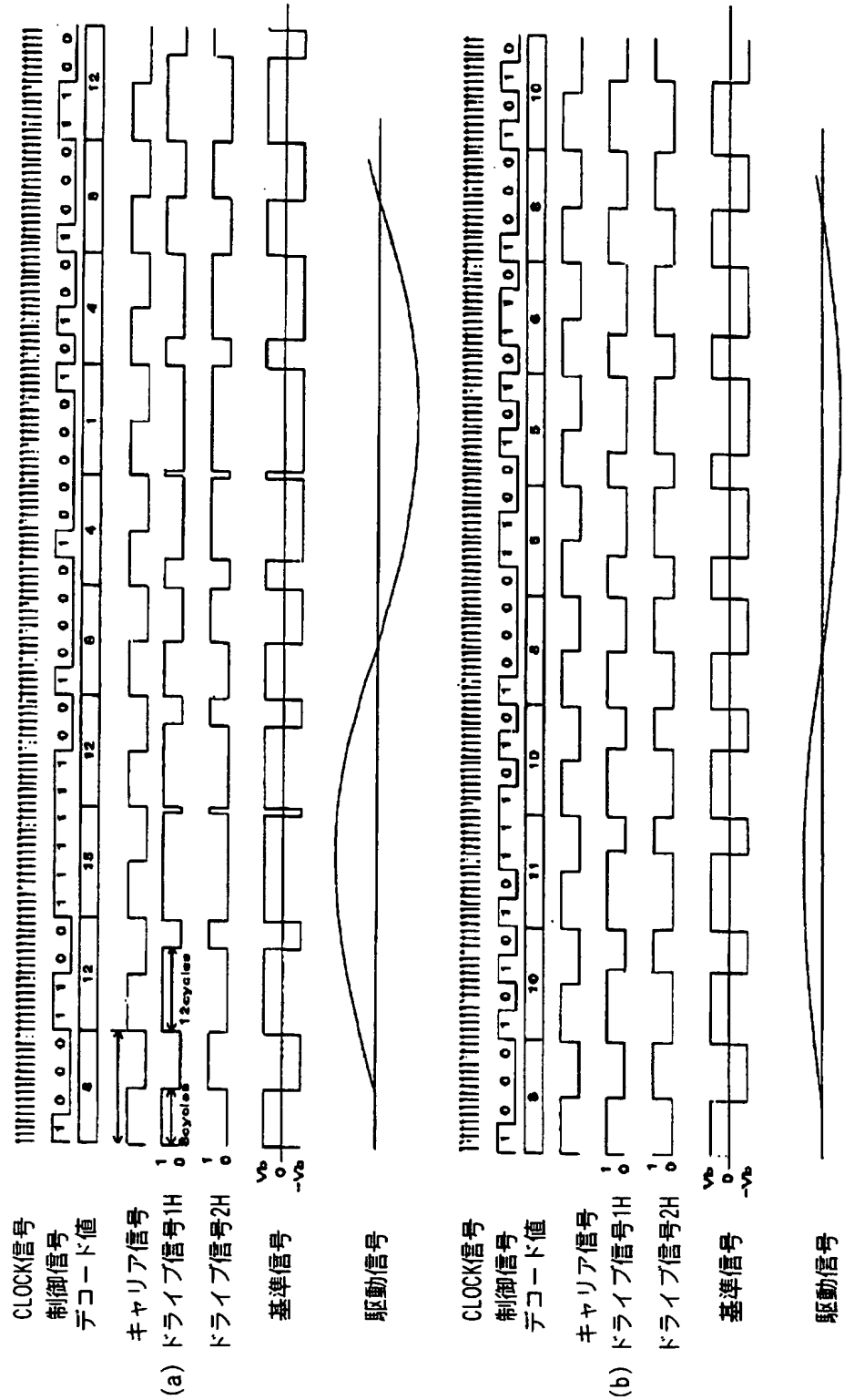
【図 1 0】

	ADRS (Hex)	MSB	LSB
水平モード	00000	T15 T14	T2 T1 T0
	00001	T31 T30	T18 T17 T16
	⋮	⋮	⋮
	01FFF	T131071 T131070	T131058 T131057 T131056
垂直モード	02000	T15 T14	T2 T1 T0
	02001	T31 T30	T18 T17 T16
	⋮	⋮	⋮
	03FFF	T131071 T131070	T131058 T131057 T131056

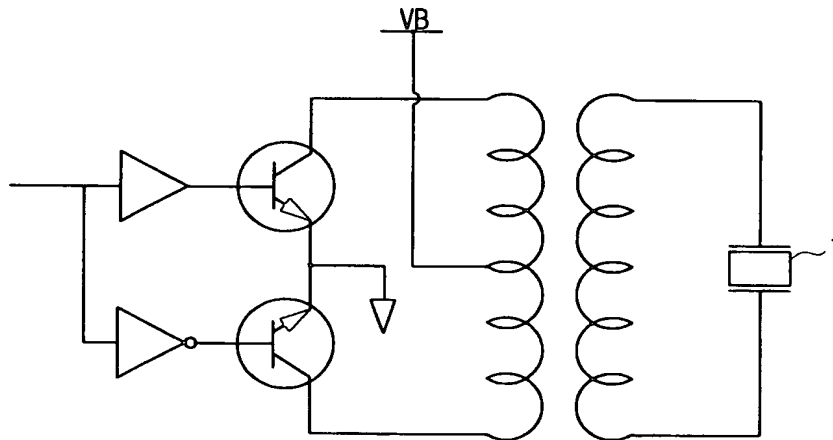
【図 11】



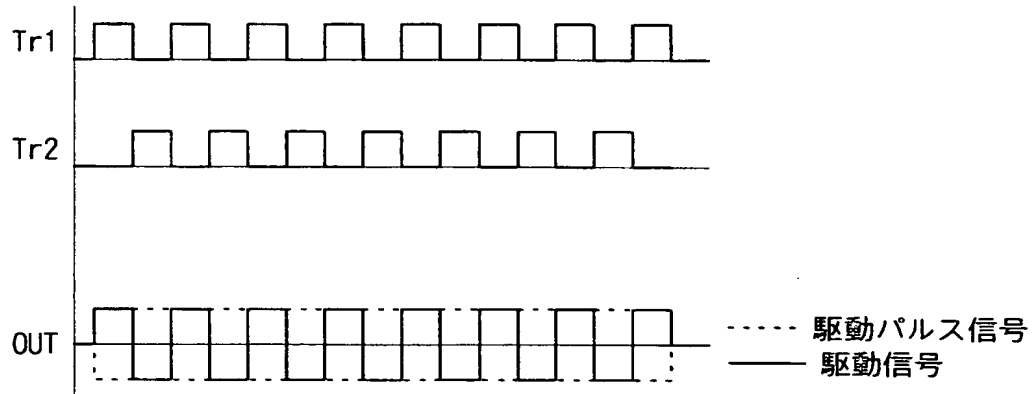
【図 12】



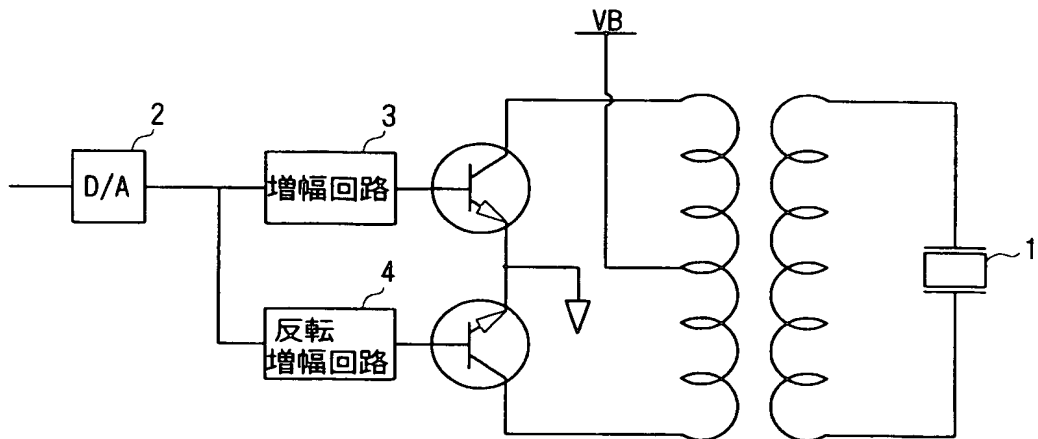
【図 13】



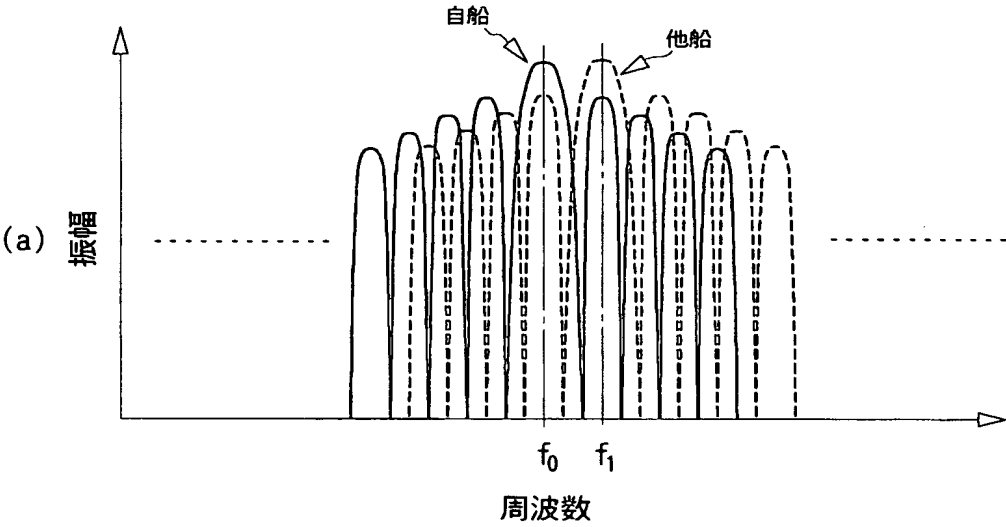
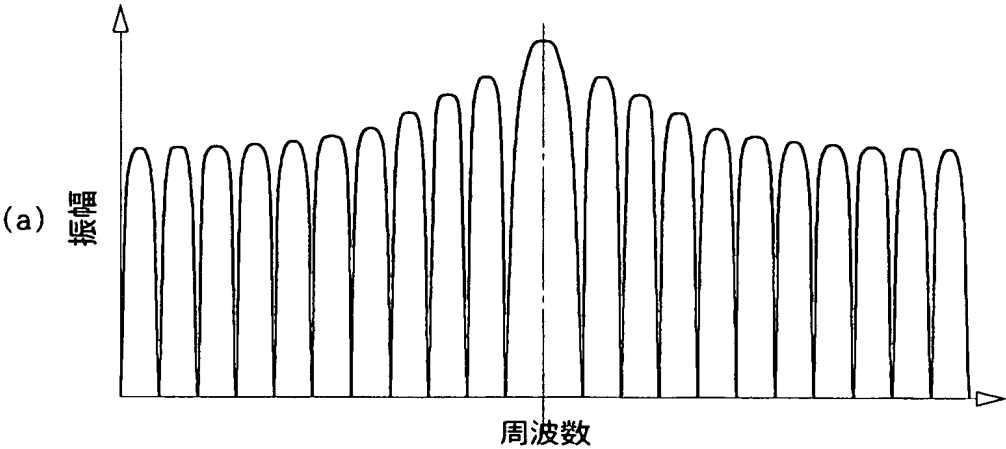
【図 14】



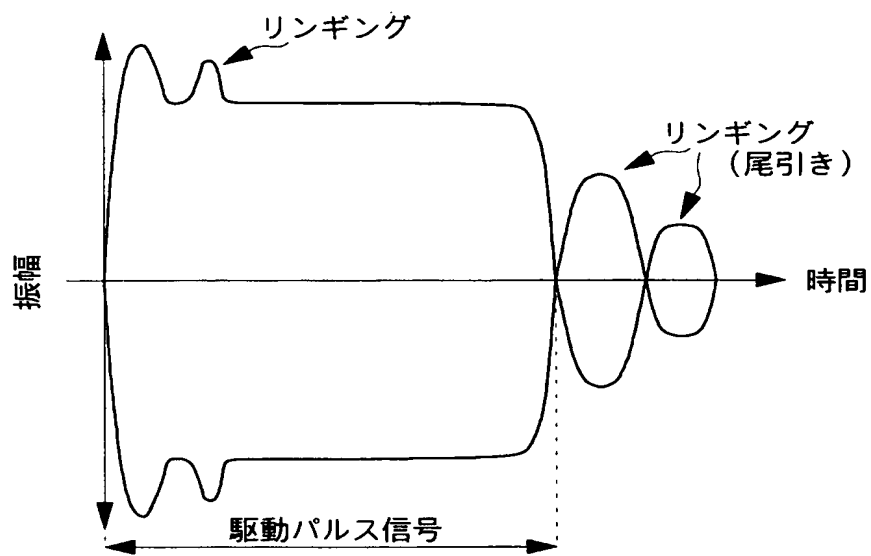
【図 15】



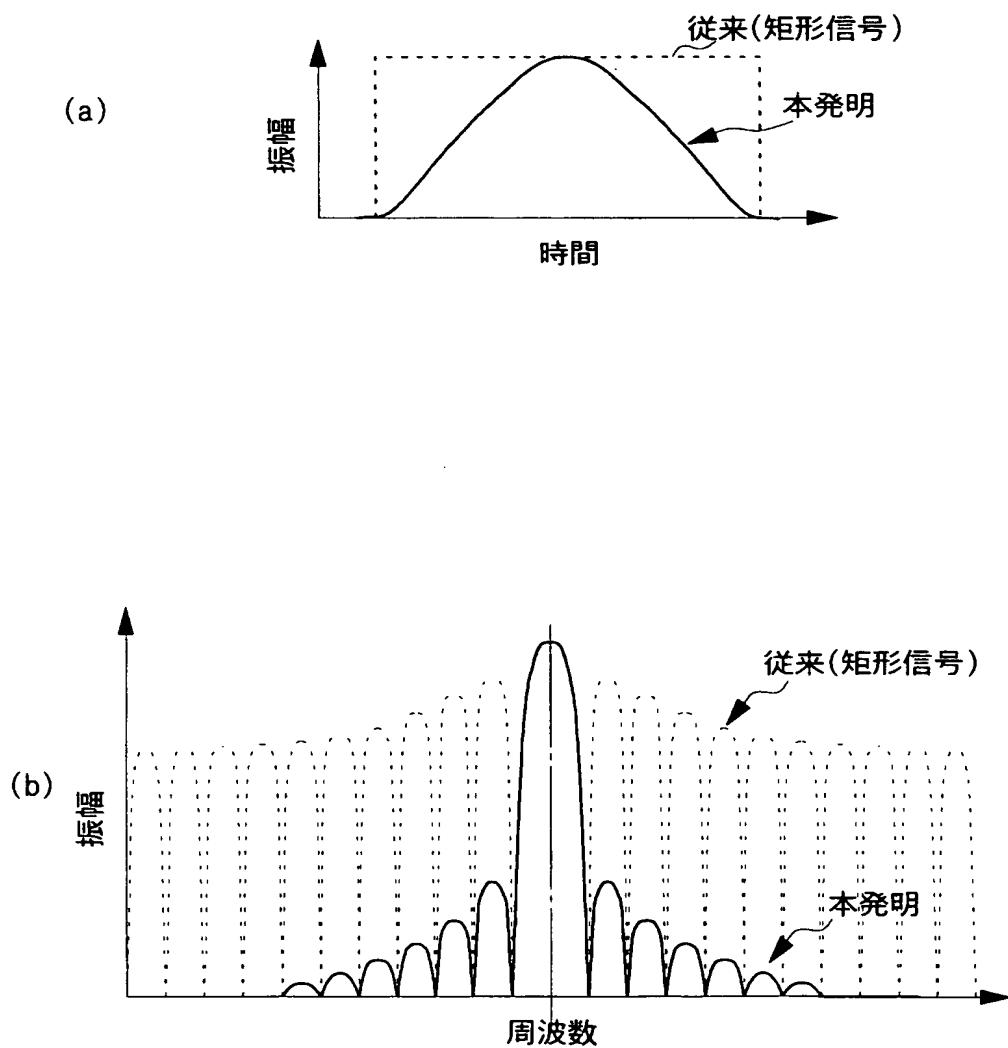
【図 16】



【図 17】



【図 18】



【書類名】 要約書

【要約】

【課題】 振動子を駆動する駆動パルス信号を任意の波形にエンベロープ制御して不要波成分の発生を抑制するとともに、振幅変調を行って超音波の空間的ウェイトを任意に実現することができる超音波送信装置を提供する。

【解決手段】 所定周波数の C L O C K 信号と、レベルの遷移状態を制御する、 $[0, 1]$ の 2 値からなる制御信号に基づいて基準信号を生成し、該基準信号をパルス幅変調することにより、アナログ信号の駆動信号を生成する。駆動パルス信号は、前記駆動信号で構成されており、制御信号により、徐々に駆動信号の振幅を増加または減少させることで、立ち上がりと立ち下がりとなめらかな曲線状の波形に構成する。

【選択図】 図 5

特願 2 0 0 2 - 3 4 3 9 1 3

出 願 人 履 歷 情 報

識別番号

[0 0 0 1 6 6 2 4 7]

1 . 変更年月日

1 9 9 0 年 8 月 7 日

[変更理由]

新規登録

住 所

兵庫県西宮市芦原町 9 番 5 2 号

氏 名

古野電気株式会社